

⑪ 特許公報 (B2)

昭63-21233

⑤Int.CI.¹G 06 K 9/00
G 06 F 15/62
15/70

識別記号

4 6 0
4 6 0

厅内整理番号

6615-5B
8419-5B

⑩⑪公告 昭和63年(1988)5月6日

発明の数 1 (全16頁)

⑫発明の名称 指紋照合装置

⑬特願 昭57-111114

⑭公開 昭59-778

⑮出願 昭57(1982)6月28日

⑯昭59(1984)1月5日

⑰発明者	淺井 純	東京都港区芝五丁目33番1号	日本電気株式会社内
⑰発明者	泉澤 裕之	東京都港区芝五丁目33番1号	日本電気株式会社内
⑰発明者	大和田 克明	東京都港区芝五丁目33番1号	日本電気株式会社内
⑰発明者	木下 誠一郎	東京都港区芝五丁目33番1号	日本電気株式会社内
⑰発明者	松野 駿治	東京都港区芝五丁目33番1号	日本電気株式会社内
⑯出願人	日本電気株式会社	東京都港区芝5丁目33番1号	日本電気株式会社内
⑰代理人	弁理士 内原 晋		
審査官	岡部 恵行		

1

2

⑰特許請求の範囲

1 採取された2つの指紋が同一であるか否かを、前記2つの指紋の紋様特徴によって判別する指紋照合装置において、

(1) 2次元量子化パターン記憶、及び前記パターン記憶の各要素へのアドレス、書き込み及び読み出し信号線からなり前記紋様特徴のうち紋様有効領域を示すパターンを保持する領域パターン記憶手段と、

(2) 前記紋様特徴のうちの複数の特徴点データ群を、表形式で保持する特徴点リスト記憶、前記各特徴点データの单一又は複数の特徴点データ要素へのアドレス、書き込み及び読み出し信号線、及び前記読み出し信号のうち座標関連データ読み出し信号に対し所定の座標変換を行う座標変換回路を内蔵した特徴点リスト記憶手段と、

(3) 前記2つの紋様特徴の特徴点データの座標偏差を2次元量子化偏差単位の頻度分布として保持する偏差平面、及び量子化偏差要素へのアドレス、書き込み及び読み出し信号線からなる偏差平面記憶手段と、

(4) 前記2つの紋様特徴のうち一方の特徴点毎に他方の特徴点番号と候補対値からなる候補対を表形式で保持する候補対リスト記憶、及び前記候補対単位へのアドレス、書き込み及び読み出し

5

10

15

20

25

信号線とからなる候補対リスト記憶手段と、

(5) 前記候補対から選択された特徴点対を、前記2つの紋様特徴に対応して対称的に、一方の特徴点毎に他方の特徴点番号と対値とからなる特徴点対を表形式で保持する2つのリスト記憶、及び前記各対リスト記憶の前記特徴点対単位へのアドレス、書き込み及び読み出し信号線とからなる対リスト記憶手段と、

(6) 前記特徴点リスト記憶に保持されている前記2つの紋様特徴に対する特徴点データ対を入力し、各特徴点データ要素の差異を閾値比較するとともに候補値を算出する対検査回路と、

(7) 前記対リスト記憶内で対が形成されない同一指紋の特徴点対によって指定される前記特徴点リスト記憶上の特徴点データを入力し前記特徴点データの座標関連要素を閾値比較することにより、対向特徴点であることを判別出力する対向検査回路と、

(8) 前記領域パターン記憶手段、各リスト記憶手段及び偏差平面記憶手段の各アドレス、書き込み及び読み出し信号線と接続され、前記各検査回路の入力及び出力信号線と接続され、さらに外部からの前記2つの紋様特徴を入力し、最終出力である前記2つの紋様特徴の照合値を出力する信号線を有し、順序制御、アドレス生成、一時

記憶、四則演算及び比較機能を内蔵する制御部と、
から構成され、前記制御部の順序制御に従つて、前記各アドレス、書込み及び読出し信号線、及び入出力信号線を利用して

(イ) 前記 2 つの紋様特徴を入力し、前記領域パターン記憶及び特徴点リスト記憶に記憶保持した後、
(ロ) 対検査回路を用いて、前記 2 つの紋様特徴の特徴点データからはじめ設定された閾値によつて候補対を選択し前記候補対リスト記憶に保持し、
(ハ) 前記選択された候補対の特徴点データの偏差を前記偏差平面に累積した結果から得られる最大累積偏差によつて座標整合のための前記特徴点データの座標変換を行い、
(ニ) 再び、候補対によつて指定された特徴点データ対を前記対検査回路を用いてはじめ設定された閾値により範囲外の候補対を削除することによつて精選し、
(ホ) 前記再精選した候補対に対して、候補対中に存在する近傍関係によつて候補対値を補正し、
(ヘ) 前記更新された候補対値を対値とし、前記対値によつて選択される特徴点付を前記対リスト記憶に記憶保持し、
(リ) 再び前記対リスト記憶中の特徴点対の近傍関係から対値を補正した後、
(イ) 前記対リスト記憶中で対を形成しない非対特徴点に対し、同一指紋上の非対特徴点を前記特徴点リスト記憶から読出し、対向検査回路を用いて、はじめ設定された閾値による対向特徴点検査によつて対値を補正し、
(リ) 前記非対特徴点データ要素、及び前記要素の座標値による前記領域パターン記憶出力から、共通照合領域外の前記対値を補正した後、
(ヌ) 前記 2 つの紋様特徴に対応する対値群及び各特徴点数とから照合値を算出出力することを特徴とした指紋照合装置。

発明の詳細な説明

この発明は、指紋等の縞状パターンから構成された紋様の同一性を、その紋様特徴によつて照合する装置に関するものである。

従来、指紋等の縞状パターンの照合のための特徴として、第 1 図に示したように指紋画面 0 上に

於ける紋様を構成する隆線 0 1 の端点 0 2 及び分歧点 0 3 である各特徴点 M_f ($f = 1, 2, \dots, F$) の、指紋画面 0 の上に於ける位置 (X_f, Y_f)、方向 D_f 、リレーション (M_{fr}, R_{fr} ; $r = 1 \sim 4$)、及び集密度 C_f を用いることが提案された。これら特徴の抽出装置は特願昭 54-39648 号明細書 (特開昭 55-138174 号公報) に、また照合装置については特願昭 54-98966 号明細書 (特開昭 56-24675 号公報) に示されている。ここでリレーションとは各特徴点 M_f に対し、これを原点とする局所座標系 (x, y) の各 4 象限 ($r = 1 \sim 4$) に於ける各々の最近傍特徴点 M_{fr} に対し、原点 M_f と結んだ直線上の隆線交叉数を R_{fr} と定義し、さらに集密度 C_f は上記原点 M_f を中心とする一定円領域内に存在する近傍特徴点の集密度を定量化したものである。しかしながら、前記特願昭 54-98966 号明細書に示された照合装置では、照合すべき 2 つの指紋に於いて、個々の特徴点の対応関係を厳密に評価していないため、検索ファイルが多量になると識別能力が十分でない点に大きな問題があつた。

本発明の目的は、照合すべき 2 つの指紋に於て、その対応する特徴点「対」を厳密に評価することにより、より高性能な指紋照合を可能とする装置を提供することにある。

次に図面を参照して本発明について詳細に説明する。装置の説明の前に照合すべき指紋のデータ形式について定義を行う。2 つの指紋を照合する場合理解を助けるために、一方を探索指紋、他方をファイル指紋と呼ぶこととする。通常の指紋照合は、多量のファイル指紋の中から探索指紋に合致するファイル指紋を検索する処理として行われる。

以下の説明では指紋照合の基本処理として、問題となつてゐる一つの探索指紋をファイルから順次選択される一つのファイル指紋の対指紋照合について説明する。探索指紋の特徴は領域パターン R_N 及び特徴点リスト ($N_s; s = 1 \sim S$) からなり、ファイル指紋の特徴は領域パターン P_N 及び特徴点リスト ($M_f; f = 1 \sim F$) からなる。両指紋特徴のデータ形式は同じであるのでファイル指紋の特徴についてのみ第 2 図 a, b に示した。

第 2 図中で特徴点リスト b の内容については第 1 図との対応で既に説明した。一方同図 a に示す

領域パターン P_M については第1図04で示される紋様押捺領域を示す2値パターンであつて、例えば紋様押捺領域内の領域パターン要素を“1”で、紋様押捺領域外の領域パターン要素を“0”で表わす。領域パターンの抽出方法は例えば特願昭51-152377号明細書(特開昭53-75824号公報)に示された装置で実現できる。ここで、前記特徴点 M_r は領域パターン P_M 中“1”で示される領域内のみで抽出され、“0”で示される領域内では抽出されないことに注意すべきである。

次に、本発明による指紋照合装置の一実施例の構成を第3図で示すブロック図で説明する。本発明による指紋照合装置は、制御部10に対し、探索指紋の特徴を記憶する領域パターン記憶11Nと特徴点リスト記憶12N、ファイル指紋の特徴の記憶する領域パターン記憶11Mと特徴点リスト記憶12M、対検査回路15、対向検査回路16、偏差平面17、対候補リスト記憶18、探索指紋及びファイル指紋の対特徴点を保持する対リスト記憶19N, 19Mで構成され、上記各記憶及び偏差平面についてはアドレス信号線110N, 110M, 120N, 120M, 170, 180, 190N, 190M、書き込み信号線111N, 111M, 121N, 121M, 171, 181, 191N, 191M、読み出し信号線112N, 112M, 122N, 122M, 132N, 132M, 172, 182, 192N, 192Mで、また上記各検査回路については入力信号線151, 161、出力信号線152, 162の各信号線群で、制御部10に結合されている。また照合システム全体からのインターフェイス信号として探索指紋及びファイル指紋の特徴データを入力する入力信号線101及び照合結果を出力する出力信号線102が備えられている。またファイル指紋の特徴点リスト記憶12Mについては、第2図bを参照して、特徴点 M_r に対して $X_r, Y_r, D_r, C_r, M_{rr}, R_r$ ($r = 1 \sim 4$) の情報を保持するが、この内座標関連データである X_r, Y_r, D_r に対して、座標変換回路13Mがその出力信号線131Mに設けられている。この座標変換回路13Mの変換量設定のための信号線は130Mであり、出力信号線が132Mとなつていて。探索指紋に対する特徴点リスト記憶12Nについても全く同一の構造である。

第4図は、第3図になる照合装置の動作概要を説明するフローチャートである。まず照合すべき探索指紋及びファイル指紋の各特徴である領域パターンと特徴点リストを本照合装置内に入力すると、各特徴点リスト内に登録されている全特徴点を総当たり的にその位置、方向及びリレーションで検査し、対応する可能性のある特徴点対を候補対リストに記憶する。次に、この候補対に従つて最も対応特徴点が一致する座標整合量を求め、ファイル指紋の特徴点リストをこの整合量に従つて座標整合する。次いで、座標整合後の特徴点リストを、その配置で検査し候補対を精選する。さらに、精選された候補対を基に、リレーションによる対応関係を検査し、各候補対に与えられている候補対値を補正する。このようにして得られた候補対リストから最終的な対特徴点を決定する対リストを生成した後、再度リレーションによる対値の補正、及び領域パターン、対向特徴点の検査、集密性の検査を行つて対値の最終的な値を決定する。対値を集計し、照合特徴点で正規化した照合値が本照合装置の最終出力として算出出力される。尚、座標整合時に適当な整合量が発見されない時は、座標整合過程以下の照合過程を省略してはじめ設定されている便宜的な不一致を表わす照合値を照合値として出力することにより照合速度の向上を行う。以降では、上記動作概要の順に、各部の構成及び動作について詳細に説明する。

第3図を参照して、照合すべき探索指紋の領域パターン P_N 及び特徴点リスト ($N_s; s = 1 \sim S$) が入力信号101(信号と信号線は対応している限り、以降混用する。)を介して入力されると、制御部10は領域パターン記憶11Nにアドレス信号110Nを発生し、書き込み信号111Nを介して領域パターン P_N を書き込み保持する。また特徴点リストも特徴点リスト記憶12Nにアドレス信号120Nを発生し、書き込み信号121Nを介して書き込み保持する。

次にファイル指紋の領域パターン P_M 及び特徴点リスト ($M_f; f = 1 \sim F$) も同様に、領域パターン記憶11M、特徴点リスト記憶12Mにアドレス信号110M, 120Mを発生し、書き込み信号111M, 121Mを介して書き込み保持する。領域パターン記憶11M, 11Nは、第2図aで示したように、2次元格子状の2値データを

保持する通常のメモリで、そのアドレス信号 110 M, 110 N は格子要素即ち領域パターン要素を選択アドレスするものである。また特徴点リスト記憶 12 M, 12 N は、第2図 b に示す特徴点データ群を保持するもので、そのアドレス信号 120 M, 120 N が特徴点 M_s, N_s を単位として指定する通常のメモリである。これらのメモリについてはすでに公知のものであり特に説明を要しない。このようにして照合されるべき探索指紋とファイル指紋が保持されると実際の照合動作が開始される。

第1の過程は候補対リストの生成である。即ち探索指紋の各特徴点 N_s ($s = 1 \sim S$) に対し、ファイル指紋の各特徴点 M_f ($f = 1 \sim F$) を総当たり的に、制御部 10 がアドレス信号 120 N, 120 M を発生して、読み出し信号 132 N, 122 N, 132 M, 122 M を介して読み出す。特徴点データの内、位置 (X_s, Y_s) 及び方向 D_s 、位置 (X_f, Y_f) 及び方向 D_f は、座標変換回路 13 N, 13 M を経由して信号 132 N, 132 M から読み出され、集密度 C_s, C_f 及びリレーション N_{sr}, R_{sr} ($r = 1 \sim 4$)、及び M_{fr}, R_{fr} ($r = 1 \sim 4$) は信号 122 N, 122 M から読み出される。この場合座標変換量ははじめ信号 130 N, 130 M を介して無変換量 ($\xi = 0, \eta = 0, \theta = 0$) をセットしておき、座標変換回路 13 N, 13 M での座標変換を行わないようにしておく。

第5図は座標変換回路 13 N の一実施例を示すブロック図である。なお、13 N, 13 M は同一構造であり、また各番号に添字として N 又は M を付すべきであるが、簡明のため例えば 131 N x を単に 131 x と記することとする。第5図に於いて、座標変換回路は、選択入力付レジスタ 134 x, y, d、減算器 135 x, y, d、正余弦定数 ROM 133、乗算器 136 c, s, 137 c, s 及び加算器 138 x、減算器 138 y から構成される。座標変換量 (ξ, η, θ) は、制御部 10 からの信号 130 (即ち 130 N) を介してセットされるデータか、又は特徴点データ X_s, Y_s, D_s が信号 131 x, y, d (131 N の各部分信号) を介してセットされるかが、制御部の制御信号 (複雑になるので図示しない) によって選択され、レジスタ 134 x, y, d に保持される。また変換動作時では、特徴点データ $X_s, Y_s,$

D_s が特徴点リスト記憶 12 N から信号 131 x, y, d を介して入力されると、減算器 135 x, y, d によってレジスタ 134 x, y, d 内にはじめセットされている座標変換量 (ξ, η, θ) 5 と減算され、($X_s - \xi$)、($Y_s - \eta$)、($D_s - \theta$) がそれぞれ出力される。信号 132 d の $\bar{D}_s = (D_s - \theta)$ によってアドレスされた正余弦 ROM 133 は、はじめ記憶してある余弦値 $\cos(D_s - \theta)$ 及び正弦値 $\sin(D_s - \theta)$ を信号 1330 c, s に10 出力する。そして乗算器 136 c, s, 137 c, s 及び加減算器 138 x, y によって

$$\bar{X}_s = (X_s - \xi) \cos(D_s - \theta) + (Y_s - \eta) \sin(D_s - \theta)$$

$$\bar{Y}_s = (Y_s - \eta) \cos(D_s - \theta) - (X_s - \xi) \sin(D_s - \theta)$$

15 が演算され、座標変換結果である $\bar{X}_s, \bar{Y}_s, \bar{D}_s$ が出力信号 132 x, y, d に出力される。以上の出力 132 x, y, d が第3図 132 N に相当している。これで座標変換回路の説明を終えた。

20 今、座標変換量 ($\xi = \eta = \theta = 0$) であつたから特徴点 N_s については

$$\bar{X}_s = X_s, \bar{Y}_s = Y_s, \bar{D}_s = D_s$$

ファイル指紋の特徴点 M_f については

$$\bar{X}_f = X_f, \bar{Y}_f = Y_f, \bar{D}_f = D_f$$

25 となり無変換を意味する。このようにして読み出された特徴点 N_s, M_f 2組の X_s, Y_s, D_s, C_s 及び X_f, Y_f, D_f, C_f は、直ちに対検査回路 12 に入力信号 151 を介して送られる。

第6図は対検査回路 15 の一実施例を示すブロック図である。対検査回路は幾通りかの閾値群を保持する閾値 ROM 153、差絶対値器 154 x, y, d, z、比較器 155 x, y, d, z、及び AND 156 から構成されている。その動作は、制御部 10 から信号 151 x, y, d, z と

35 151 x', y', d', z' (第1図 151 に相当) を介して入力される 2つの特徴点データ X_s, Y_s, D_s, C_s 及び X_f, Y_f, D_f, C_f に対し、各々の差の絶対値を差絶対値器 154 x, y, d, z で算出する。その結果を、制御部 10 からの入力信号 15

40 1 t によって選択される閾値 ROM 153 の出力 153 x, y, d, z 即ち閾値 T_x, T_y, T_d, T_z と、比較器 155 x, y, d, z で比較する。これは、

$|X_s - X_{sr}| \leq T_x, |Y_s - Y_{sr}| \leq T_y, |D_s - D_{sr}| \leq T_d, |C_s - C_{sr}| \leq T_c$

を意味する。この比較結果の出力はAND 156で統合され、すべての上記条件を満足するか否かを検査出力152として制御部10に返す。以上で対検査回路の説明を終えた。

探索指紋とファイル指紋の特徴点データ X_s, Y_s, D_s, C_s と $X_{sr}, Y_{sr}, D_{sr}, C_{sr}$ が、上記の対検査回路で検査されるときの閾値は、集密量に対する閾値 T_c のみが厳しく、 T_x, T_y, T_d は座標整合前であることから、照合する指紋が互に上下反対になつてないという程度の緩い許容条件を設定すべきである。このような検査を通過した特徴点対 N_s, M_s が発見されると、制御部10は直ちに、各座標変換回路13N, Mの変換量レジスタ(第5図134x, y, d)に、現在特徴点リストか15ら読み出されている X_s, Y_s, D_s 及び X_{sr}, Y_{sr}, D_{sr} を*

$\langle M_s \rangle \langle N_s \rangle$

$\langle M_{sr} \rangle \langle N_{sr} \rangle$

$|X_{sr} - X_{sr}| \leq T_x', |Y_{sr} - Y_{sr}| \leq T_y', |D_{sr} - D_{sr}| \leq T_d'$

$|R_{sr} - R_{sr}| \leq T_r'$ (ただし $\langle N_s \rangle$ は特徴点 N_s の局所座標変換を、 $\langle M_s \rangle$ は特徴点 M_s の局所座標変換を意味する)が検査されることとなる。制御部10はこの動作を各象限 $r = 1 \sim 4$ について順次行い、その成功回数を候補対値 W_{sr} とし、候補対値 W_{sr} が所定の数以上ならば、特徴点 N_s に対する候補対特徴点番号 M_s を M_{sr} 、候補対値 W_{sr} を W_{sr} として候補対リスト記憶18に出力保持する。理解を助けるため第7図のような N_s, M_s に対しては、 $r = 3$ 即ち N_{s3}, M_{s3} のみが $|Y_{sr} - M_s| - Y_{sr} - N_s| \leq T_r'$ なる検査で否定され、この場合候補対値は $W_{sr} = 3$ となる。即ち、候補対値の意味は、その値が大きいほど、特徴点付の可能性が高いことを表わすものである。

候補対リスト記憶18は第8図に示すような内容保持を行う通常のメモリでよく、第3図に示す制御部10とは、アドレス信号180が指定する N_s と i によって決定される記憶単位に、信号181, 182を介して1組の M_{si}, W_{si} を書き込み読み出しを行うことができる。ここで、 i の数は、1つの探索指紋特徴点 N_s と対になる可能性のあるファイル指紋特徴点数であり、通常 $i = 1 \sim 16$ 程度が適当である。上記候補対特徴点 M_{si}, W_{si} の格納に際しては、制御部10は上記 N_s 行に対して読み出し書き込みを操作して、 $W_{s1} \geq W_{s2} \geq \dots \geq W_s \geq W_{s+1} \geq \dots$ となるように行の記憶内容を W_{si} の大

*保持するとともに、リレーション N_{sr}, R_{sr} ($r = 1 \sim 4$)、及び M_{sr}, R_{sr} ($r = 1 \sim 4$)を制御部内部に保持する。そして、各象限 r 毎に特徴点リスト

5 ト12N12Mに対しアドレス信号120N, 120Mを介して特徴点番号 N_{sr}, M_{sr} を出力し、その特徴点データ X_{sr}, Y_{sr}, D_{sr} 、及び X_{sr}, Y_{sr}, D_{sr} を信号132N, 132Mを介して読み出す。この場合、読み出された特徴点データは、座標変

10 換回路13N, 13Mを通過しているので、それぞれ特徴点 N_s, M_s を原点とする局所座標系に変換されていることになる。この変換された特徴点データとはじめ制御部内で保持されていたリレーション R_{sr} 、及び R_{sr} とが対検査回路15に送られ、はじめ設定された閾値群 T_x', T_y', T_d', T_r' で、その差異が検査される。即ち

$\langle M_s \rangle \langle N_s \rangle$

$|X_{sr} - X_{sr}| \leq T_x'$

きさ順にソートして格納する。

20 以上のようにして探索指紋とファイル指紋の特徴点数の積である $N_s \times M_s$ 回の操作によって候補対リストが完成する。

対指紋照合の第2の過程は偏差平面を用いた座標整合過程である。

25 偏差平面17は、位置偏位 $\Delta X, \Delta Y$ に関しては、第10図で示されるようなアドレス信号170で量子化した2次元アドレス $\Delta X, \Delta Y$ で書き込み読み出しの行われる通常のメモリであり、方向偏差 ΔD に関しては、第9図に示すようにその一部30 を量子化1次元アドレス ΔD で使用することもできる構成となつていて。

制御部10は候補対メモリ18に対しアドレス180を介して N_s ($s = 1 \sim S$)及び i ($i = 1, 2 \dots$)を順次発生して、その内容 M_{si}, W_{si} を読み出

35 すと、 N_s を特徴点リスト記憶12Nに、 M_{si} を特徴点リスト記憶12Mにアドレス信号120N, 120Mを介して供給し、座標変換回路13N, 13Mを無変換として、特徴点の方向 D_s, D_{sr} を読み出し、制御部内の四則演算器により $\Delta D = D_{sr} - D_s$ を算出し、 ΔD をアドレス信号170に供給して相当する偏差平面の要素に書き込み信号171を介して W_{si} を加える。(この動作を行うに際して、偏差平面17の該当要素を全て“0”に初期化しておく必要がある。初期化動作については公知の

メモリクリア機能であつて特に説明しない。)

このような動作を繰返す事により、候補対リストに格納されている全ての N_s ; M_{si} の候補対に対して、偏差平面が第9図のようになる。この図で黒点は W_{si} の大きさを模式的に示しており、実際には W_{si} が ΔD の量子化単位に累和されているものである。もし探索指紋とファイル指紋が同一指紋なら、候補対リストに登録される候補対 N_s ; M_{si} はリレーション検査により真の対であることが確率的に高く、そのような候補対の特徴点方向 D_s , D_{si} は一定の方向偏差 ΔD^* に第9図の如く集中することが予想される。一方候補対リスト中には、偽の対も存在する可能性があるが、これらの偏位 ΔD は統計学的に ΔD 偏差平面上に散在し、集中することはない。このような方法は、「ハフ変換による特性抽出」としてよく知られている事実である。

制御部10は偏差平面17の各要素を読み出し比較することにより、最大の集中部位を偏差 ΔD^* として、直ちに $\xi = 0$, $\eta = 0$, $\theta = \Delta D^*$ を座標変換回路13Mに信号130Mを介してセットする。これにより座標回転についてのみは探索指紋とファイル指紋は整合量が確定したことになる。

制御部10は偏差 ΔD と同様の処理によって $\Delta X = X_{si} - X_s$, $\Delta Y = Y_{si} - Y_s$ を求め、第10図に示すような偏位 ΔX , ΔY の集中箇所を偏差平面17上に生成し、その集中箇所 ΔX^* , ΔY^* を決定することにより、座標整合量 $\xi = \Delta X^*$, $\eta = \Delta Y^*$ を座標変換回路13Mにセットする。以上のようにして座標整合量の決定が完成するが、制御部10は、偏差 ΔD^* 及び偏位 ΔX^* , ΔY^* を決定する際、その偏差平面の集中部分の累和が予じめ設定された閾値より小さいときは、探索指紋とファイル指紋は同一指紋でないと決定し、一致照合を表わす便宜的な照合値を出力信号102に出力し、以降の照合過程を打切る。また十分な累和が得られた時は、上記座標整合量 ($\xi = \Delta X^*$, $\eta = \Delta Y^*$, $\theta = \Delta D^*$) で、特徴点リスト記憶12Mの特徴点データ X_f , Y_f , D_f ($f = 1 \sim F$) を全て座標変換する。この動作は、制御部10によってアドレス信号120Mに M_f ($f = 1 \sim F$) を供給し、読み出し信号132M, 122Mを介して読み出した後、書き込み信号121Mを介して

再度書き込みするだけでよい。

以上で座標整合過程の説明を終えた。

対指紋照合の第3の過程は、候補対の精選過程である。制御部10は、座標変換回路13Mを無変換状態 ($\xi = \eta = \theta = 0$) にセットし直した後、候補対リスト記憶18に保持されている全ての候補対 N_s ; M_{si} を再度読み出し、 N_s , M_{si} をアドレスとして特徴点リスト記憶12N, 12Mのアドレス信号120N, 120Mに供給し、対応する特徴点データ X_s , Y_s , D_s 及び X_{si} , Y_{si} , D_{si} を、候補対リスト生成時より厳しい閾値 T_x , T_y , T_d で、対検査回路15を用いて検査する (この場合、 T_z は検査を don't care とするため、差絶対値器154z の最大出力に等しい値とする。) なぜなら、探索指紋とファイル指紋とは座標整合を完了しているため、指紋押捺のときに生ずるの局所的歪みを除いて、特徴点の配置は一致しているはずだからである。この対検査で対でないと判定された候補対 N_s ; M_{si} は、その候補対値 W_{si} とともに候補対リスト記憶から削除される。これが候補対の精選過程である。

対指紋照合の第4の過程は、候補対値の補正過程である。精選された候補対リストの全ての候補対 N_s ; M_{si} に対して、次のような候補対値の補正を行なう。第11図は候補対リスト記憶18の記憶内容を示しており、以降では添字が複雑になるので、探索指紋特徴点 N_s に対して候補となるファイル指紋特徴点 M_{kr} を単に M_k 、候補対値 W_{si} を単に W_k と記す。制御部10はアドレス180に N_s ($s = 1 \sim S$) 及び i を供給して、候補対リスト記憶18中の1つの候補対 N_s ; M_k 即ち N_s ; M_{si} を選択して、 M_k を読み出し、 N_s とともにアドレス信号120M, 120Nに供給し、各々の特徴点リスト記憶12N, 13Nからリレーションの特徴点 N_{fr} 及び M_{kr} ($r = 1 \sim 4$) を読み出す。次に、制御部10は候補対リスト記憶18の N_{fr} 行の候補特徴点を順次読み出し、読み出された候補特徴点中に M_{kr} と一致するものがあるか否かを、各 r 每に検査する (この場合の特徴点 M_r の一致とは、単に特徴点番号そのものが一致することである)。もし M_{kr} と一致するものが発見されれば、候補値 W_{kr} を、基になつた M_k の候補対値 W_k に加える。以上の動作を候補対リスト記憶18の全候補対に対して行なう。候補対値補正の意義は、第11図説

明図に示すように、ある特徴点対 $N_s ; M_k$ が真の対であるときは、そのリレーション特徴点である $M_{sr} ; M_{kr}$ ($r = 1 \sim 4$)、即ち $N_{s1} ; M_{k1}$, $N_{s2} ; M_{k2}$, $N_{s3} ; M_{k3}$, $N_{s4} ; M_{k4}$ の 4 つの特徴点対が存在するはずであり、従つて、候補対リストの N_s 行に M_{k1} が、 N_s 行に M_{k2} が、…、登録されているはずである。候補対リストの探索することによつて、上記の特徴点対の存在が確認されるときは、 $N_s ; M_k$ の対としての信頼度は向上することとなる。特徴点対の信頼度の向上は、 $N_s ; M_k$ の候補対値 W_k を増加させる ($+W_{kr}$) ことによつて補正される。新しい候補対値の大きさに従つて候補対リストは N_s 行単位にソートされる (W_k の順に順序の入換えを行う)。以上で最終的な候補対リストが完成する。

対指紋照合の第 5 の過程は、対リスト生成過程である。2 つの対リスト記憶 $19N$, $19M$ は、第 12 図に示されるように同じ表形式の構造であつて、 N_s ($s = 1 \sim S$)、又は M_f ($f = 1 \sim F$) でアドレスされ、特徴点番号と対値を保持できる 2 組のリスト記憶である。制御部 10 からのアドレス信号 $190N$ 、又は $190M$ によって指定された N_s 、又は M_f のリスト要素が、信号線 $191N$, $191M$ 又は $192N$, $192M$ によって、書き込み読出し可能な構造となつてゐる。

対リストの生成過程は、先ず制御部 10 からアドレス信号 $191N$ を発生し、 N_1 から N_s までアドレスしながら書き込み信号 $191N$ に一定の初期値データとして特徴点番号に “0”、対値に予じめ設定された負の対値 V_- を供給しながら、対リスト記憶 $19N$ の全リスト要素を初期化する。また同様にして、対リスト記憶 $19M$ も初期化する。この作業は、全ての対リスト記憶について非対を意味する初期値データ (0, V_-) を書き込み、次の候補対リストからの特徴点対の登録の準備とするものである。即ち、候補対リストからの登録が行われなかつた対リスト要素 N_s 又は M_f には、初期化時の内容 (0, V_-) が残存することによつて、非対であることを明示するのが目的である。前記初期化処理の後、制御部 10 は候補対リスト記憶 19 に対しアドレス信号 190 に N_s ($s = 1 \sim S$) の順にアドレスを発生し、 $i = 1$ の各要素 M_{s1} , W_{s1} ($s = 1 \sim S$) を読出し信号 192 を介して読出す。読出された W_{s1} ($s = 1 \sim S$)

は制御器 10 内で比較され、最大となる W_{s1} 即ち N_s 、及び M_{s1} が選択される。さらに、選択された N_s 行の W_{s1} を読出しはじめ設定されている閾値によつて、 $W_{s1} - W_{s2}$ が十分大きいか、即ち N_s に対する W_{s1} が、二つ以上競合していないかを検査する ($W_{s1} \cong W_{s2}$ なら競合していると判断される)。

検査が満足された場合の N_s , M_{s1} , W_{s1} が対リスト記憶 $19N$ 、及び $19M$ に双対的に登録される。即ち、例えば M_{s1} が特徴点 M_i であつたとすれば、対リスト記憶 $19N$ に対して、アドレス N_s のリスト要素に $M_i = M_{s1}$, $V_i = W_{s1}$ が書き込まれる。同時に対リスト記憶 $19M$ に対しては、アドレス $M_i = M_{s1}$ のリスト要素に N_s , $V_s = W_{s1}$ が書き込まれる。以上のような対リストの登録書き込みが行われた場合、特徴点の対 $N_s ; M_{s1}$ は確定したので、候補対リスト記憶 19 の N_s でアドレスされる行は消去され (具体的には M_{s1} へ特徴点番号 “0” を書込む)、さらに全ての候補対リスト記憶 19 の候補対特徴点の内で M_{s1} と等しい要素は全て消去され、行毎にソートしなおされる。

一つの特徴点対 $N_s ; M_{s1}$ が処理されると、制御部 10 は再び次の最大候補対値を有する特徴点対の検索及び対リスト記憶への登録を繰返す。

以上のようにして、候補対リスト記憶の全ての要素がつきると対リスト生成過程が終了する。候補対リスト記憶は、最大でも $\min(S, F)$ しか特徴点対を生成できないので、対リスト全てに登録書き込みは行われず、対リスト記憶中には、初期化状態のままのリスト記憶要素が残る。これが非対特徴点である。

対指紋照合過程の第 6 の過程は対値決定処理である。対値の決定は、対値の補正と、非対値の補正 (緩和) の 2 つの処理によつて成される。

対リスト記憶 $19N$ に対して、制御部 10 はアドレス信号 $190N$ にアドレス N_s ($s = 1 \sim S$) を発生して、対リスト要素 (M_i , V_i) を、読出し信号 $192N$ を介して読出し、その対値 V_i が正であるときは対値の次のような補正を行う。即ち第 13 図に示すように、例えば対リスト記憶 $19N$ 中のアドレス N_s の対値 V_i が正であるときは、その対特徴点 $N_s ; M_i$ をアドレスとして、先に述べた候補対値の補正と同様に特徴点リスト記憶 $12N$, $12M$ をアクセスしてそのリレーション

N_{sr}, M_{fr} ($r = 1 \sim 4$) を読み出し、対リスト記憶の N_{sr} の対特徴点が M_{fr} かつ対値 V_{fr} が正の値であるか否かを検査する。もし正の値なら各 r 毎に対リスト記憶 19N のアドレス信号 190N を N_{sr} にアドレスするよう変更して、対リスト記憶要素を読み出す。読み出した対リスト記憶要素の対特徴点が M_{fr} であり、さらに対値が正の値であるか否かが制御部 10 内で検査される。もし、検査が満足されると、対値 V_{fr} が対値 V_f に加えられる。この対値の補正は、先に述べた候補対値の補正と同様に、リレーションで示される近傍特徴点が対 ($N_{sr}; M_{fr}$) であるとき、基の特徴点対 ($N_s; M_r$) がより信頼の高い特徴点対である事実を反映させる処理である。

同様の処理が対リスト記憶 19M 側でも対リスト記憶 19N 側とは独立に行われる。

次に、第 14 図の如く対リスト記憶 19M 上の特徴点 M'_r が正の対値をもつていない非対特徴点である場合に、この M'_r を特徴点リスト記憶 12M のアドレス信号 120M に供給し、 M'_r の特徴点データを信号 132M, 122M を介して読み出し、その位置データ (X'_r, Y'_r) を領域パターン記憶 11N の 2 次元アドレスとして信号 110N に供給する。その結果出力 112N から読み出された領域パターン要素が “0” であれば、上記特徴点 M'_r は探索指紋側の指紋押捺領域外であつたこととなり対値 V_- は don't care を意味する値 “0” に書き換えられる。一方領域パターン要素が “1” なら対値 V_- はそのままとなる。対リスト記憶 19N においても、上記の処理を同様に行う。ただし、この場合特徴点リスト記憶 19N から特徴点データを読み出すときは、座標変換回路 13N に逆変換量 ($\xi = -\Delta X^*, \eta = -\Delta Y^*, \theta = -\Delta D^*$) をセットし、領域パターン 11M を調べる。これは、先に述べた座標整合過程において特徴点リスト記憶 12M に対しては、($\xi = \Delta X^*, \eta = \Delta Y^*, \theta = \Delta D^*$) なる座標変換を施して探索指紋及びファイル指紋の紋様特徴の重ね合わせ位置及び方向を整合したが、領域パターン * $|X - X'| \leq H'_{xx}, |Y - Y'| \leq H'_{yy}, |D - D'| + \pi | \leq H'_{dd}$ なる比較がおこなわれ、その出力が AND ゲート 168 に入力される。ここで方向成分では π ラジアンが差絶対値器 163d の最上位ビット (MSB) に相当するようになつており、方向演算

* 11M に対してはこのような整合を行つていないためである。したがつて、探索指紋特徴点 N_s をファイル指紋の領域パターン P_N で検査する場合は座標整合のために近変換 ($\xi = -\Delta X^*, \eta = -\Delta Y^*, \theta = -\Delta D^*$) を特徴点 N_s の各特徴点データに施す必要がある。

次に、対値が負値 V_- のまま依然として保持されている特徴点については、対向特徴点検査を行う。例えば第 14 図において、制御部 10 は、順 10 次アドレス 190M を発生し、対値を読み出し検査することにより、負の値 V_- である M_g については、特徴点リスト記憶 12M のアドレス 120M に M_g を供給し、リレーションを読み出す。そのリレーション M_{gr} ($r = 1 \sim 4$) の内 $R_{gr} = 0$ となる 15 もの方向 D_{gr} ($r = 1 \sim 4$) が基の特徴点 M_g の方向 D_g と正反対を向いているかを、対向検査回路 16 を用いて探す。発見されると、特徴点 M_g , M_{gr} の各位置及び方向を特徴点リスト記憶 12M から読み出し、対向検査回路 16 の入力信号 161 20 に供給する。

第 16 図は対向検査回路 16 の一実施例を示すプロック図である。即ち、差絶対値器 163x, y, d、補数値器 163c、比較器 164x, y, d、方向 ROM 165、差絶対値器 166 25 a, b、比較器 167a, b、AND ゲート 168 及び閾値 ROM 169 から構成され、入力信号 161、出力信号 162 及び図に示すような結線で接続されている。

「対向」検査されるべき 2 組の特徴点 M_g ; 30 M_{gr} の特徴点データを各々簡略表記して (X, Y, D) と (X', Y', D') とする。各特徴点データが、それぞれ入力信号 161 の部分信号である 161x, y, d 及び 161x', y', d' に供給されると、補数値 163c で方向 D' のみが方向補数即ち、 π ラジアンだけ反転された後、差絶対値器 163x, y, d で差の絶対値が演算され、入力信号 161 の部分信号である閾値指定信号 1 35 61t によって、指定された閾値 ROM 169 の出力と、比較器 161x, y, d で

に於ける周期性に対する正しい演算が保証される。一方、差絶対値器 163x, y の差絶対値出力と差符号 (演算結果の符号) は方向 ROM 165 にアドレスとして入力され、

— 322 —

$$D_{xy} = \tan^{-1} \frac{(Y - Y')}{(X - X')}$$

なる D_{xy} が方向 ROM 165 から出力される。一方、方向 $D - D'$ と上記 D_{xy} は、差絶対値器 166 でその差の絶対値が演算され、比較器 167 a, b で閾値 ROM 169 からの予じめ定められた閾値と比較され、その結果が AND ゲート 168 に供給される。AND ゲート 168 は全ての入力が肯定されたとき「対向」検査肯定信号を出力信号 162 を介して制御部 10 に戻す。

以上で、対向検査回路の一例を説明した。

負の対値 V_- をもつ、2組の特徴点 M_g, M_{gr} が対向検査回路 16 によって、対向であることが検出された場合、制御部 10 はその特徴点 M_g, M_{gr} をアドレスとして対リスト記憶 19M の対値 V_- をともに don't care の対値 “0” に変更する。これは、第 15 図に示す如く、対向する近接特徴点を検査するもので、このような 2組の特徴点は指紋押捺の具合いや機械的な自動特徴抽出時に、抽出されたりされなかつたりする不安定な特徴点であるためである。

以上の処理は、対リスト記憶 19N についても、全く双対的に行われる。

負の対値を有する対リスト記憶 19N 及び 19M 中の対向特徴点処理の結果、上述の「対向」特徴点でないときは、最終的に特徴点リスト記憶 12M (又は 12N) の特徴点 M_r (又は N_r) の集密量 C_r (又は C_s) を読出すことによって、制御部 10 において閾値比較し、それが非常に大きいときはやはり対リスト記憶の該当する対値を “0” にする。この処理の意義は、一般に特徴点が指紋の紋様特性上、局所的に多数偏在する (すなわち集密量大である) ことは稀であり、指紋押捺時のインク濃度や、自動特徴抽出時の雑音抽出による場合が多いためである。以上をまとめて、第 17 図に模式的に示したように、非対値 V_- の緩和は、探索指紋とファイル指紋との座標整合後の領域パターン P_N, P_M の共通押捺領域外に存在する非対特徴点、及び共通押捺領域内で点線で示した「対向」特徴点及び集密量の大きい特徴点についてそ * 40

$\langle N_r \rangle \langle M_r \rangle$

$|X_{sr} - X_{sr'}| \leq H_x'', |Y_{sr} - Y_{sr'}| \leq H_y'', |D_{sr} - D_{sr'}| \leq H_d''$

なる閾値比較が、念のために行われるべきである。これらは座標変換回路 13N, 13M、及び

*の非対値 V_- を don't care に緩和しようとするものである。

上記に詳述した非対値 V_- の緩和では、説明の簡明さのために don't care “0” を書込むとしたが、より精密には “0” に限定せず、各種検査出力に対応して適当な “0” に近い負の対値を導入することができる。

以上で対リスト記憶 19N, 19M の対値が完成すると、対指紋照合の最終過程として照合値算出を行う。

制御部 10 は対リスト記憶 19N 及び 19M を順次読出しながら照合値 q として

$$q = \frac{\sum_{s=1}^S V_s \times \sum_{f=1}^F V_f}{S \times F}$$

を算出し、出力信号 102 を介して出力する。ここに S 及び F は、探索指紋及びファイル指紋の対値 “0” でない特徴点数を示す。これらの演算については、一般的な四則演算回路で制御部 10 の内部で実施される。詳細は省略する。

以上で本発明になる指紋照合装置の一実施例の詳細について説明を完了したが、制御部 10 については、これまでの動作説明によりその構成は当業者には容易に成し得るもので説明を要しない。また、説明を簡明にするため、候補対リスト記憶 18 の候補対値の補正、及び対リスト記憶 19N, 19M の対値の補正に於いて、リレーションで対応する N_{sr}, M_{sr} ($r = 1 \sim 4$) の検査については、等しい r について検査のみ説明したが、一般的には指紋の特徴点の配位の歪みから必ずしも同じ r で N_{sr}, M_{sr} の対応を期待できるものではなく、 N_{sr} に対し異なる r' による $M_{sr'}$ が対応する場合もあるので、 N_{sr}, M_{sr} ($r = 1 \sim 4$) は象限 r 単位 (即ち等しい r 每) で比較するのではなく ($N_{sr}, r = 1 \sim 4$) と ($M_{sr}, r' = 1 \sim 4$) の 16 回総当たりで対応を検査するのが精密である。この場合の対応検査は各々 N_s, M_s を原点とした局所座標系で、予じめ設定された閾値 H_x'', H_y'', H_d'' によって

$\langle N_s \rangle \langle M_r \rangle$

$|X_{sr} - X_{sr'}| \leq H_x'', |Y_{sr} - Y_{sr'}| \leq H_y'', |D_{sr} - D_{sr'}| \leq H_d''$

対検査回路 15 を用いれば候補対リスト生成時の処理と同様に可能である。

本発明の実施例については、その動作説明から明らかなように既製のマイクロコンピュータを用いて、処理装置で対検査回路 15、対向検査回路 16 及び制御部 10 を、又メモリ装置によって領域パターン記憶 11N, 11M、特徴点リスト記憶 12N, 12M、偏差平面 17、候補対リスト記憶 18 及び対リスト記憶 19N, 19M を割当することによって等価な出力を得ることが可能であり、本発明はこのようなハードウェハ的構成上の変更に対して特許請求範囲を制限されるものではない。

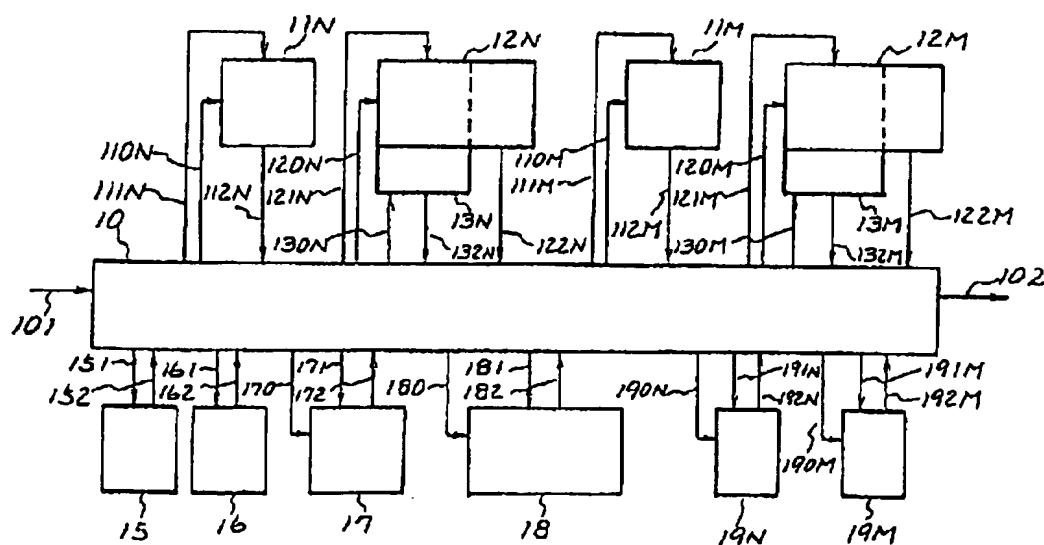
図面の簡単な説明

第1図は、指紋特徴を説明する図、第2図は、指紋特徴を定義する領域パターン記憶及びその内容である領域パターン、特徴点リスト記憶及びその内容である特徴点リストを説明する図、第3図は、本発明になる指紋照合装置の一実施例を示すブロック図、第4図は、本発明の動作の概略を示す概要フロー、第5図は、座標変換回路の一例を示すブロック図、第6図は、対検査回路の一例を示すブロック図、第7図は、候補対の検査の内容

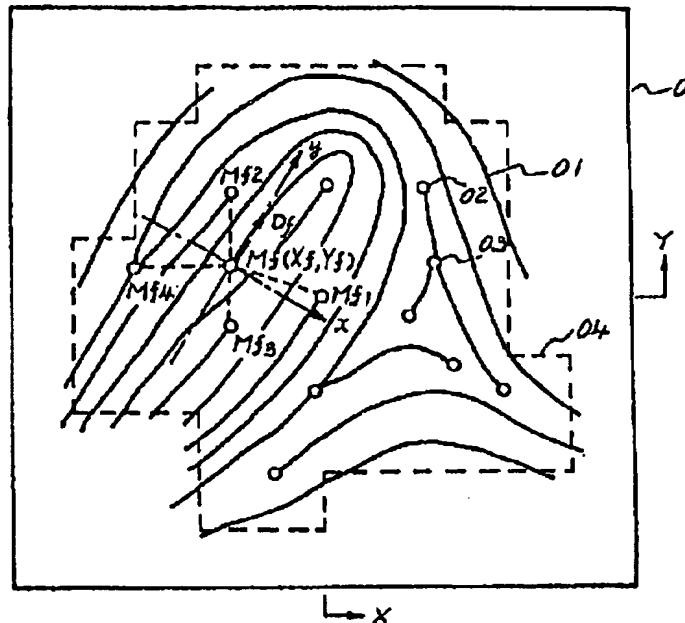
を説明する図、第8図は、候補対リスト記憶及びその内容である候補対リストの構成を示す図、第9図は、座標整合に於ける方向整合の偏差平面を示す図、第10図は、同上の位置整合の偏差平面 5 を示す図、第11図は、候補対リストの候補対値強調過程を説明する図、第12図は、対リスト記憶及びその内容である対リストの構造を示す図、第13図は、対リストの対値修飾を説明する図、第14図は、対リストの非対特徴点を説明する図、第15図は、対向特徴点の指紋上での形体を説明する図、第16図は、対向検査回路の一例を示すブロック図、第17図は、非対値緩和を施す特徴点の例を示す図である。

図において、制御部 10、探索指紋の領域パターン記憶 11N、特徴点リスト記憶 12N、ファイル指紋の領域パターン記憶 11M、特徴点リスト記憶 12M、座標変換回路 13N, 13M、対検査回路 15、対向検査回路 16、偏差平面 17、候補対リスト記憶 18、及び対リスト記憶 19N, 19M をそれぞれ示す。

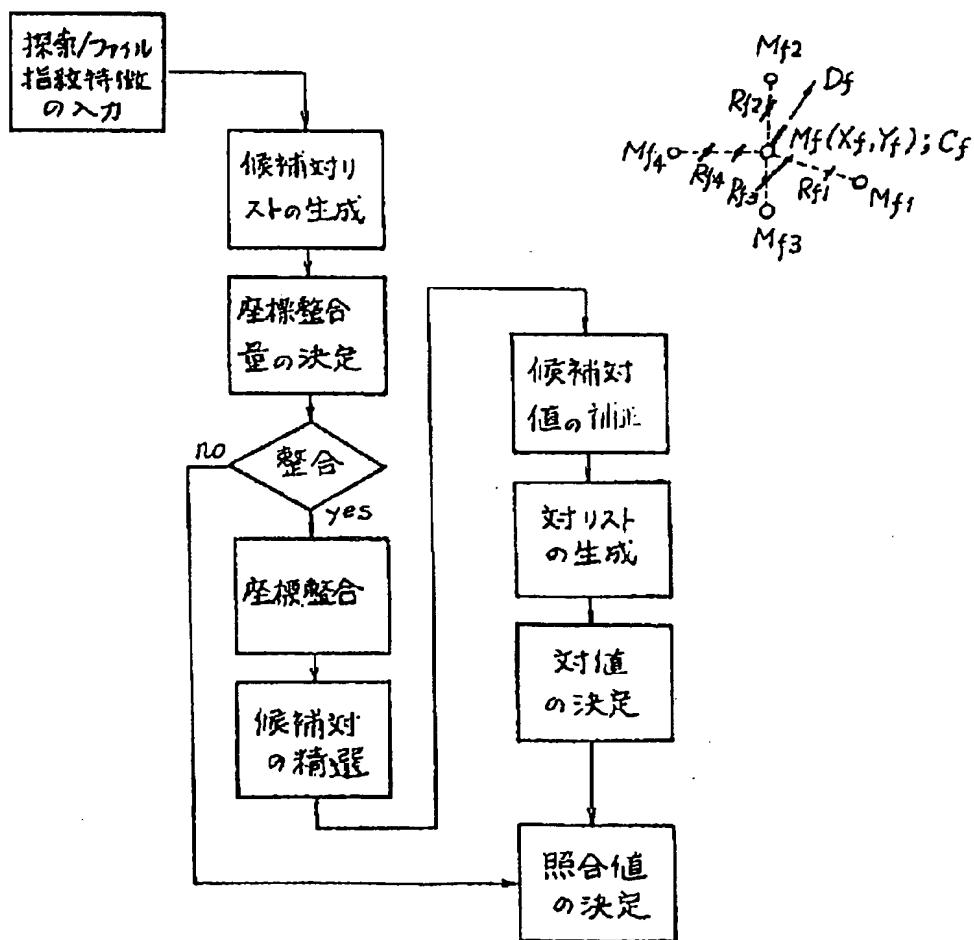
第 3 図

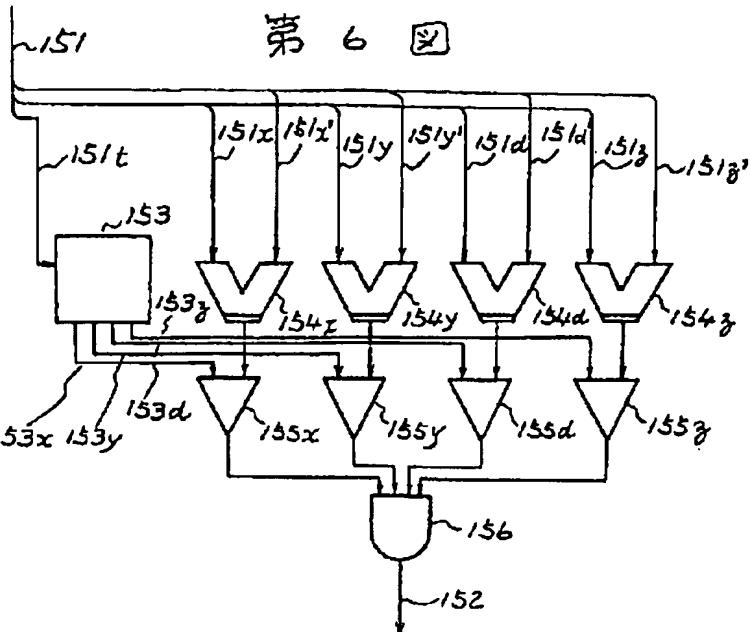


第 1 図

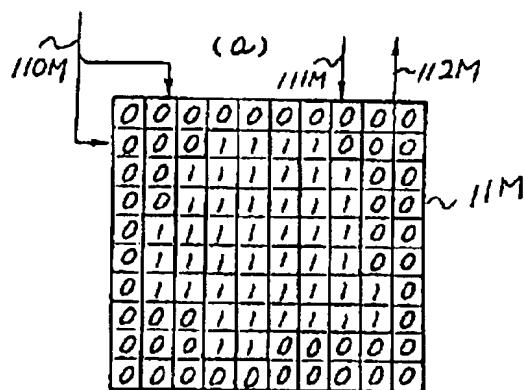


第 4 図

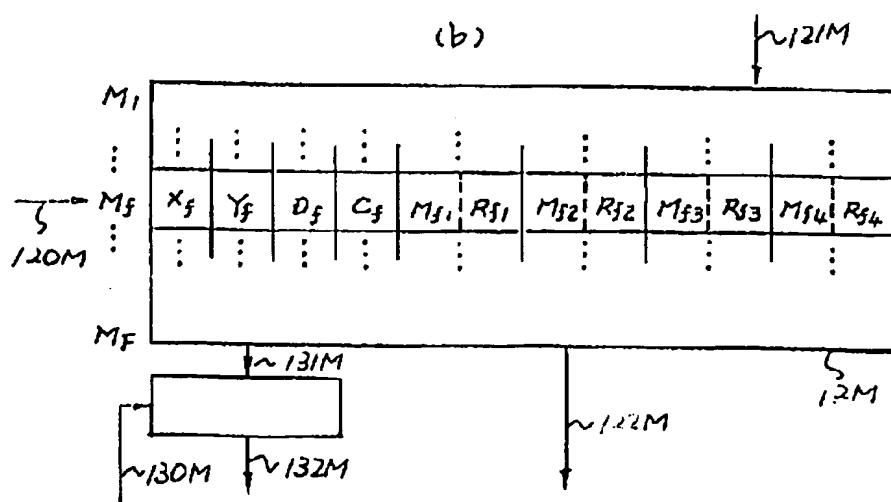




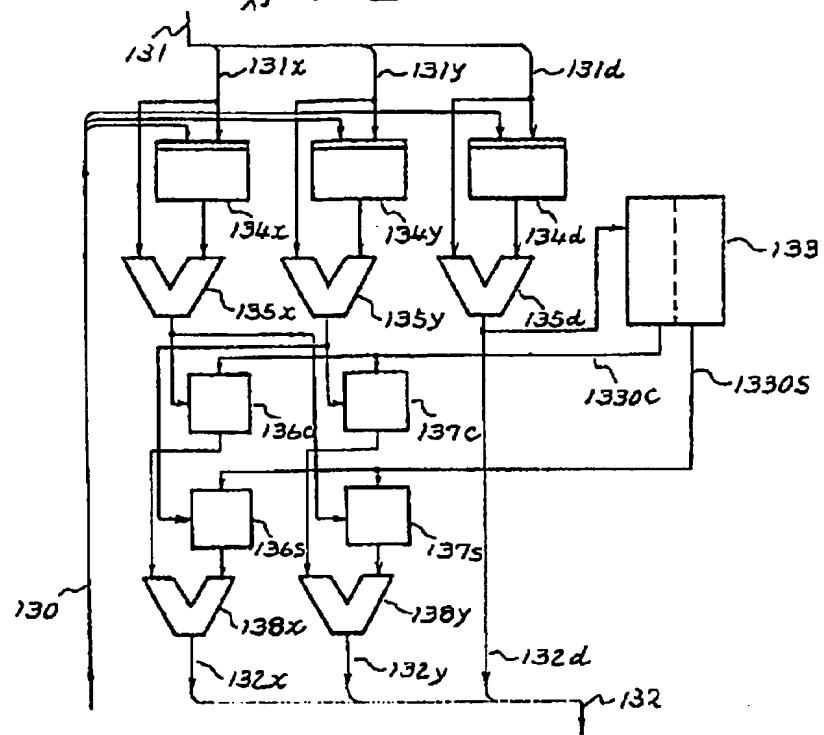
第 2 図



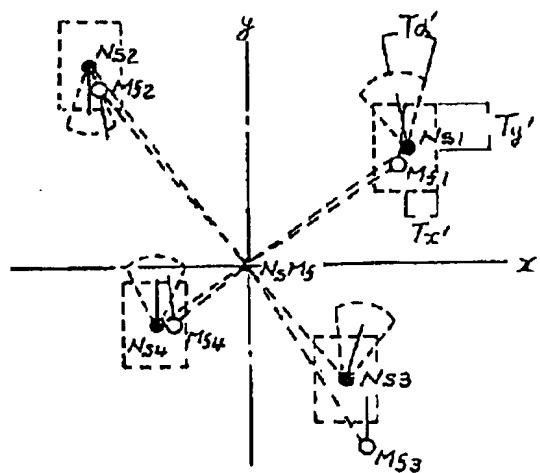
(b)



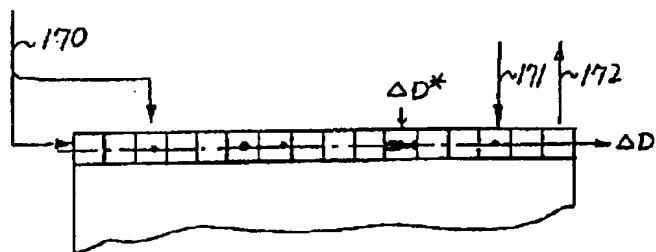
第 5 図



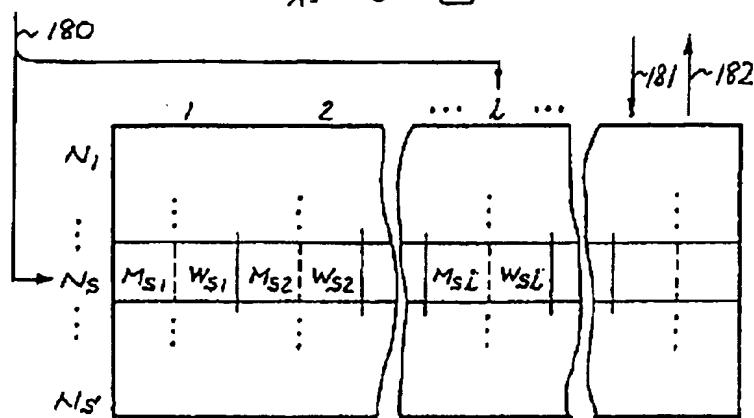
第 7 図



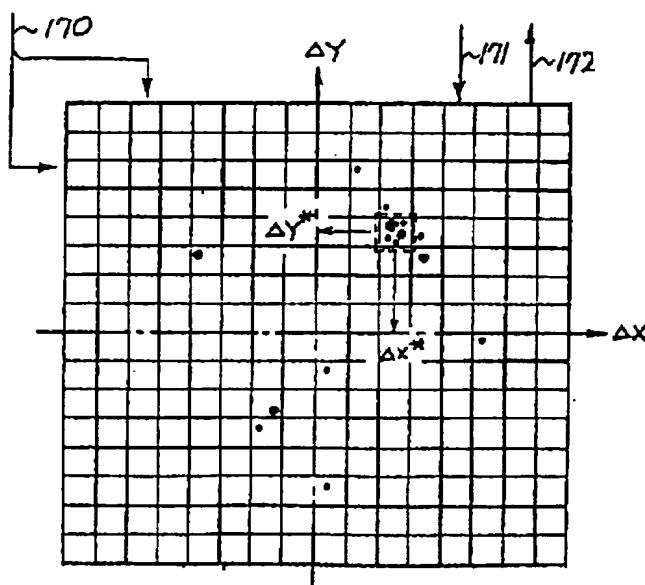
第 9 図



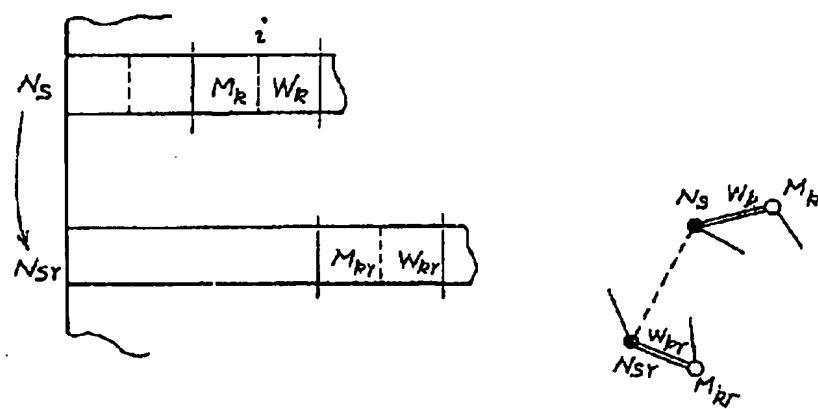
第 8 図



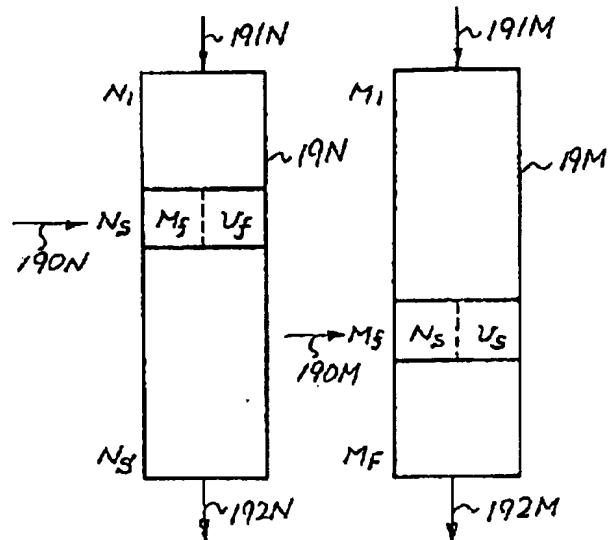
第 10 図



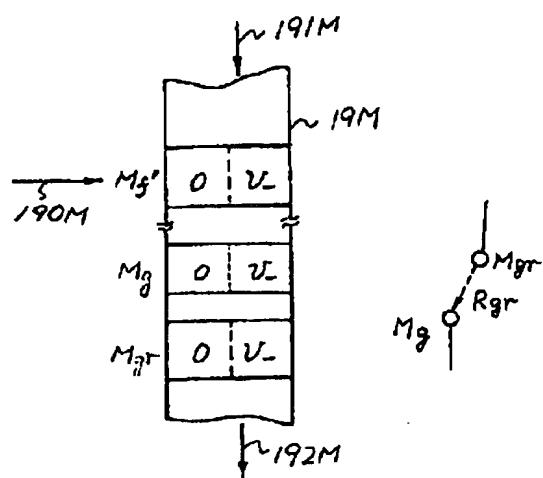
第 11 図



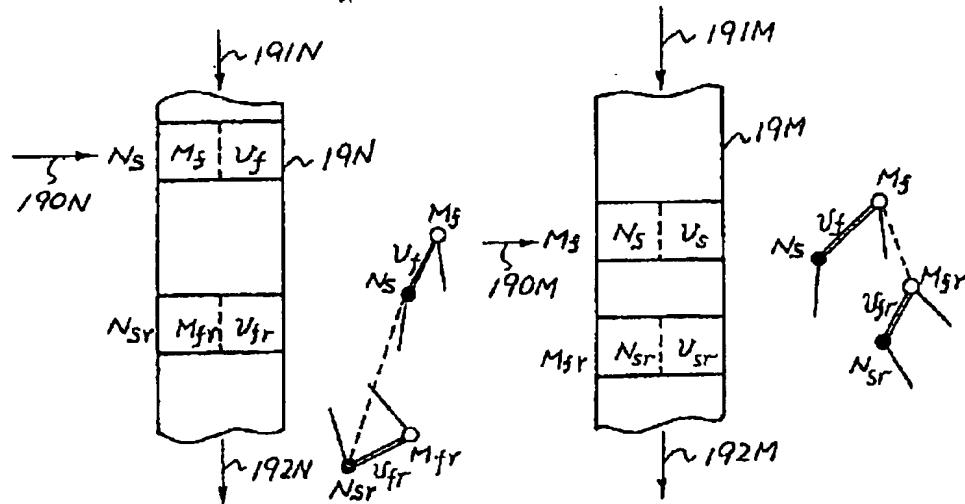
第 12 図



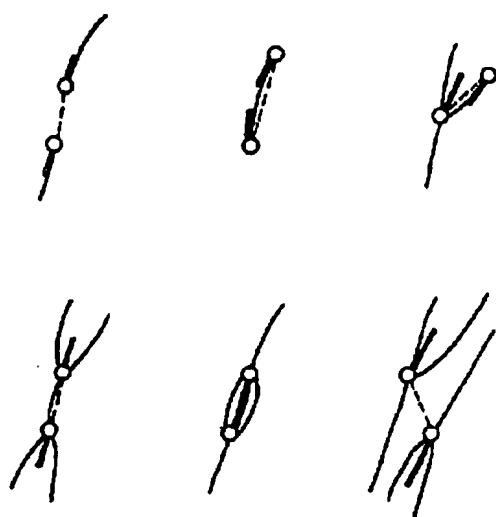
第 14 図



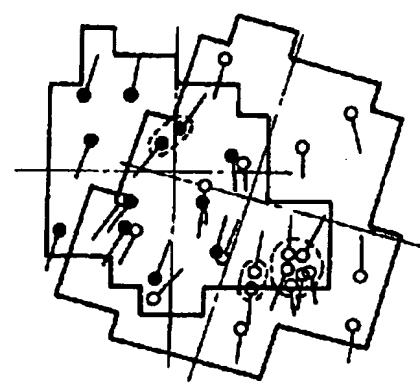
第 13 図



第 15 図



第 17 図



第 16 図

